

毎月10日はカプラの日!

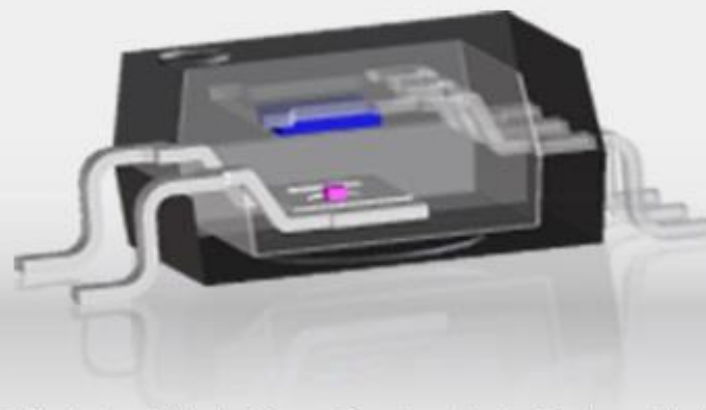
今月の一押しフォトカプラ



S-VSON4フォトリレー TLP3407S/3409S

フォトカプラ

機器の安全性向上、低消費電力化、
小型・薄型化に大きく貢献しています



業界最小実装面積フォトリレー TLP3407S/TLP3409S

当社は、業界最小実装面積（2017/2月時点）のS-VSON4パッケージの大電流フォトリレーTLP3406Sに加えて2製品「TLP3407S」、「TLP3409S」ラインアップ追加しました。

特長

既存のVSON4と比較して実装面積**22.5%の削減が可能**。

（面積：2.0mm×1.45mm、高さ1.65mm）

- ・ボード自体の小型化、搭載リレー員数増加など**テストボードの集積密度向上に貢献**。
- ・小型パッケージながら**0.65～1.5Aの電流制御が可能**。
- ・動作温度保証もこれまでの85℃(最大)から**110℃(最大)へ拡張**。
- ・**ハロゲンフリー製品**。
- ・業界最小パッケージでの高電流制御であり**競合品はありません**。

製品スペック

Type	VOFF(min.)	ION(max.)	RON(typ.)	RON(max.)	COFF(typ.)	IOFF(max.)	tON(max.)	tOFF(max.)	BVs(min.)
TLP3406S	30V	1500mA	0.1Ω	0.2Ω	120pF	1nA@20V	2ms	1ms	500Vrms
TLP3407S	60V	1000mA	0.2Ω	0.3Ω	80pF	1nA@50V	2ms	1ms	500Vrms
TLP3409S	100V	650mA	0.4Ω	0.6Ω	50pF	1nA@80V	2ms	1ms	500Vrms



2.0×1.45×1.65mm

応用例

- ・メモリテスト
- ・SoC・LSIテスト
- ・プローブカード
- ・メカリレーの置き換え

DPS(デバイス・パワー・サプライ)回路例

